

**МЕТОДИЧЕСКИЕ УКАЗАНИЯ  
ПО ОСВОЕНИЮ ДИСЦИПЛИНЫ  
«ВЫЧИСЛИТЕЛЬНЫЕ СИСТЕМЫ»**

**Для направления 09.03.01 «Информатика и вычислительная техника»**

**ФОРМА ОБУЧЕНИЯ: ЗАОЧНАЯ**

**УЧЕБНЫЙ ПЛАН 2013 ГОДА**

**ЧЕРНЕЦКИЙ В.О.**

## Оглавление

Общие сведения .....	1
Лекции .....	2
Лабораторные работы .....	3
Самостоятельная работа студентов .....	3
Учебно-методическая документация по дисциплине .....	9

## Общие сведения

Цель дисциплины - формирование профессиональных компетенций в области микропроцессорных вычислительных и управляющих систем.

Задачи, решение которых обеспечивает достижение цели:

- изучение области применения микропроцессорных вычислительных устройств устройств;
- изучение классификации микропроцессорных устройств;
- изучение архитектуры микропроцессорных устройств;
- изучение интерфейсов и устройств связи с объектом;
- приобретение навыков программирования микропроцессорных устройств.

Компетенции, достижение которых планируется по завершении изучения курса:

Планируемые результаты освоения ОП ВО (компетенции)	Планируемые результаты обучения по дисциплине (ЗУНы)
ОПК-2 способностью осваивать методики использования программных средств для решения практических задач	Знать: методики использования программных средств для разработки программного обеспечения микропроцессорных устройств
	Уметь: быстро изучать и осваивать новые методы решения задач, самостоятельно работать на компьютере, использовать средства автоматизации, измерительной и вычислительной техники
	Владеть: методами разработки алгоритмов и программ на ассемблере, современными

	интегрированными средами разработки программного обеспечения для микроконтроллеров
ПК-2 способностью разрабатывать компоненты аппаратно-программных комплексов и баз данных, используя современные инструментальные средства и технологии программирования	Знать: основы построения и архитектуры микропроцессорных вычислительных и управляющих систем
	Уметь:
	Владеть: методами разработки алгоритмов и программ на ассемблере, современными интегрированными средами разработки программного обеспечения для микроконтроллеров, проектирования систем автоматизации и управления

### Разделы (модули) дисциплины

№ раздела	Наименование разделов дисциплины
1	Введение
2	Основные сведения о системах счисления, типах и представлении данных, элементарных логических операциях
3	Классификация микропроцессорных устройств
4	Особенности архитектуры микропроцессорных устройств
5	Системы команд микропроцессорных устройств
6	Устройства ввода и отображения информации
7	Устройства связи с объектом
8	Интерфейсы микропроцессорных устройств

### Лекции

Объем лекций: 12 ч.

Перечень лекций:

№ лекции	№ раздела	Наименование или краткое содержание лекционного занятия	Кол-во часов
1	1	Введение	1
2	2	Основные сведения о системах счисления, типах и представлении данных, элементарных логических операциях	2
3	3	Классификация микропроцессорных устройств	1

4	4	Архитектуры микропроцессорных устройств на основе микропроцессоров и микроконтроллеров	1
5	5	Системы команд микропроцессорных устройств	1
6	6	Типы устройств отображения информации	1
7	6	Устройства ввода информации	1
8	7	Цифроаналоговое преобразование	1
9	7	Аналогоцифровое преобразование	1
10	8	Классификация интерфейсов	2

## Лабораторные работы

Объем лабораторных работ: 24 ч.

Перечень лабораторных работ:

№ занятия	№ раздела	Наименование или краткое содержание лабораторной работы	Кол-во часов
1	6	Последовательный вывод информации на цифровые дисплеи.	4
2	6	Вывод информации на дисплеи с динамической индикацией.	4
3	6	Ввод информации с клавиатур.	4
4	7	Вывод аналоговых сигналов.	4
5	7	Ввод аналоговых сигналов.	4
6	8	Организация связи по интерфейсу RS-232C.	4

## Самостоятельная работа студентов

Объем самостоятельной работы студентов: 252 ч.

Перечень видов самостоятельной работы:

№ п/п	Вид СРС	Форма контроля вида СРС	Список литературы	Кол-во часов	Компетенция
1	Подготовка к лабораторным работам	Защита лабораторных работ	1. ПУМД, осн. лит. 1, с. 28-94, 102-127. 2. ЭУМД, осн. лит. 1, с. 53-67, 77-83, 87-88	162	ОПК-2
2	Курсовая работа	Защита курсовой	1. ПУМД, осн. лит. 1, с. 6-94. 2. ЭУМД, доп. лит., 3, с.	50	ПК-2

		работы	49-92		
3	Подготовка к зачету	Зачет	1. ПУМД, осн. лит., с. 6-58. 2. ЭУМД, доп. лит., 4, с. 149-164.	20	ОПК-2
3	Подготовка к экзамену	Экзамен	1. ПУМД, осн. лит., с. 6-94. 2. ЭУМД, доп. лит., 4, с. 149-164, 199-203.	20	ПК-2

## Защита лабораторных работ

Типовые вопросы:

1. Как осуществляется кодировка цифр для ССИ?
2. Как подключаются ССИ по схеме динамической индикации?
3. Как подключаются ССИ с помощью регистров сдвига?
4. Как устраняется дребезг контактов?
5. Как осуществляется ввод с простейших клавиатур?
6. Как осуществляется ввод с матричных клавиатур?
7. Как организован модуль таймера в микроконтроллерах PIC16F84?
8. Что представляет из себя предварительный делитель?
9. Как переключить предварительный делитель с WDT на таймер-счетчик?
10. Как установить параметры таймера-счетчика?
11. Как установить коэффициент деления предварительного делителя?
12. Как реализована система прерываний в микроконтроллерах PIC16F84?
13. Как сохранить содержимое аккумулятора и регистра STATUS в обработке прерываний?
14. Как реализовать периодическое прерывание по таймеру-счетчику?
15. Что такое прерывание по изменению состояния на входах порта?
16. Что такое внешнее прерывание в микроконтроллерах PIC16F84?
17. Обмен данными по RS-232C
18. Согласование уровней сигналов RS-232C
19. Алгоритмы реализации протокола RS-232C в микроконтроллерах PIC16F84 без использования прерываний
20. Алгоритмы реализации протокола RS-232C в микроконтроллерах PIC16F84 с использованием прерываний
21. Как осуществляется цифроаналоговое преобразование?
22. Соответствие кодов и напряжений в двухполярных и однополярных ЦАП
23. Как реализовать обмен данными между микроконтроллером и ЦАП с последовательным интерфейсом?
24. Как осуществляется аналогоцифровое преобразование?
25. Соответствие кодов и входных напряжений АЦП
26. Как реализовать обмен данными между микроконтроллером и АЦП с параллельным и последовательным интерфейсом?

## Процедура проведения и оценивания

Студент представляет отчет по лабораторной работе. Устно отвечает на 1-3 вопроса.

Оценка «Зачтено»: правильно и аккуратно оформленный отчет при условии грамотного ответа на вопросы.

Оценка «Не зачтено»: отчет, содержащий грубые ошибки или в случае неправильных ответов на 1 или более вопросов.

## Курсовая работа

Требования к содержанию и оформлению курсовой работы, требования к презентации доклада на защите курсовой работы, шаблоны титульного листа, листа с заданием представлены на веб-странице

[http://sp.susu.ru/student/graduate/index\\_courseworks.html](http://sp.susu.ru/student/graduate/index_courseworks.html)

Основная часть пояснительной записки должна содержать:

1. Обзор возможных вариантов реализации заданного устройства.
2. Функциональную схему устройства с описанием взаимодействия ее элементов.
3. Блок-схемы алгоритмов всех модулей программного обеспечения устройства с необходимыми пояснениями.
4. Исходные тексты модулей программного обеспечения устройства с необходимыми комментариями.
5. Выводы по результатам выполнения курсовой работы.

Темы курсовых работ:

1. Генератор простых чисел на базе микроконтроллера PIC16F84.
2. Генератор чисел Фибоначчи на базе микроконтроллера PIC16F84.
3. Генератор гармонического сигнала на базе микроконтроллера PIC16F84. Параметры сигнала задаются преподавателем.
4. Генератор сигналов специальной формы на базе микроконтроллера PIC16F84. Форма и параметры сигнала задаются преподавателем.
5. Генератор псевдослучайных чисел на базе микроконтроллера PIC16F84.
6. Электронный секундомер на базе микроконтроллера PIC16F84.
7. Электронные часы на базе микроконтроллера PIC16F84.
8. Электронные часы на базе микроконтроллера PIC16F84.
9. Цифровой вольтметр постоянного тока на базе микроконтроллера PIC16F84 с выводом напряжения на ССИ.
10. Цифровой вольтметр постоянного тока на базе микроконтроллера PIC16F84 с выводом информации на дисплей ПК.

11. Устройство для измерения периода электрических сигналов на базе микроконтроллера PIC16F84 с выводом информации на ССИ.
12. Устройство для измерения периода электрических сигналов на базе микроконтроллера PIC16F84 с выводом информации на дисплей ПК.
13. Устройство для измерения частоты электрических сигналов на базе микроконтроллера PIC16F84 с выводом информации на ССИ.
14. Устройство для измерения частоты электрических сигналов на базе микроконтроллера PIC16F84 с выводом информации на дисплей ПК.
15. Электронный калькулятор на базе микроконтроллера PIC16F84 с управлением от ПК.

### Процедура проведения и оценивания

Техническое задание выдается в первую неделю семестра. За две недели до окончания семестра студент сдает преподавателю пояснительную записку и демонстрирует работу программного обеспечения. В процессе демонстрации проверяется: соответствие техническому заданию; работоспособность в различных режимах. Преподаватель выставляет предварительную оценку и допускает студента к защите. На защите студент коротко (3-5 мин.) докладывает об основных проектных решениях, принятых в процессе разработки, и отвечает на вопросы членов комиссии.

Оценка «Отлично» выставляется за курсовую работу, которая полностью соответствует техническому заданию, программное обеспечение разработанного устройства полностью работоспособно во всех режимах, пояснительная записка имеет логичное, последовательное изложение материала с соответствующими выводами и обоснованными положениями. При защите студент показывает глубокое знание вопросов темы, легко отвечает на поставленные вопросы.

Оценка «Хорошо» выставляется за курсовую работу, которая полностью соответствует техническому заданию, программное обеспечение разработанного устройства полностью работоспособно во всех режимах, пояснительная записка имеет грамотно изложенную теоретическую главу. При ее защите студент показывает достаточное знание вопросов темы, без особых затруднений отвечает на большинство вопросов.

Оценка «Удовлетворительно» выставляется за курсовую работу, которая не полностью соответствует техническому заданию, программное обеспечение разработанного устройства работоспособно не во всех режимах, пояснительная записка имеет теоретическую главу, но имеет поверхностный анализ, в ней просматривается непоследовательность изложения материала. При ее защите студент проявляет неуверенность, показывает слабое знание вопросов темы, не всегда дает исчерпывающие аргументированные ответы на заданные вопросы.

Оценка «Неудовлетворительно» выставляется за курсовую работу, которая не соответствует техническому заданию, программное обеспечение разработанного устрой-

ства неработоспособно, пояснительная записка содержит грубые ошибки. При защите работы студент затрудняется отвечать на поставленные вопросы по ее теме, не знает теории вопроса, при ответе допускает существенные ошибки.

## **Зачет**

Вопросы, выносимые на зачет:

1. Позиционные системы счисления.
2. Представление целых чисел без знака. Диапазон.
3. Перенос. Причины возникновения. Возможность обнаружения. Способы устранения.
4. Представление целых чисел со знаком. Кодировки. Диапазон.
5. Переполнение. Причины возникновения. Возможность обнаружения. Способы устранения.
6. Сравнение целых чисел без знака и со знаком.
7. Представление вещественных данных.
8. Элементарные логические операции.
9. Использование элементарных логических операций для управления отдельными битами данных.
10. Особенности архитектуры микропроцессорных устройств.
11. Назначение и взаимодействие основных элементов архитектуры микропроцессорных устройств.
12. Особенности архитектуры микроконтроллеров.
13. Порты ввода-вывода.
14. Системы прерываний микроконтроллеров.
15. Таймеры микроконтроллеров.
16. Сторожевые таймеры.
17. Управление сбросом в микроконтроллерах.
18. ЭППЗУ микроконтроллеров. Защита содержимого от разрушения при выключении питания.
19. Конфигурирование тактовых генераторов.

Процедура проведения и оценивания:

Студент получает билет, содержащий два вопроса из разных тем, выносимых на зачет. На подготовку отводится 40 минут, после чего студент отвечает устно. При неточном ответе студенту могут быть заданы уточняющие или новые вопросы из этой темы.

Зачтено: выставляется студенту, который ответил на оба вопроса билета.  
Не зачтено: выставляется студенту, который не ответил хотя бы на один вопрос.

## **Экзамен**

Вопросы, выносимые на экзамен:

1. Позиционные системы счисления.
2. Представление целых чисел без знака. Диапазон.
3. Перенос. Причины возникновения. Возможность обнаружения. Способы устранения.
4. Представление целых чисел со знаком. Кодировки. Диапазон.
5. Переполнение. Причины возникновения. Возможность обнаружения. Способы устранения.
6. Сравнение целых чисел без знака и со знаком.
7. Представление вещественных данных.
8. Элементарные логические операции.
9. Использование элементарных логических операций для управления отдельными битами данных.
10. Особенности архитектуры микропроцессорных устройств.
11. Назначение и взаимодействие основных элементов архитектуры микропроцессорных устройств.
12. Особенности архитектуры микроконтроллеров.
13. Порты ввода-вывода.
14. Системы прерываний микроконтроллеров.
15. Таймеры микроконтроллеров.
16. Сторожевые таймеры.
17. Управление сбросом в микроконтроллерах.
18. ЭППЗУ микроконтроллеров. Защита содержимого от разрушения при выключении питания.
19. Конфигурирование тактовых генераторов.
20. Подключение к микроконтроллерам простейших клавиатур.
21. Способы устранения дребезга контактов.
22. Подключение к микроконтроллерам простейших дисплеев.
23. Реализация цифроаналогового преобразования.
24. Методы аналогоцифрового преобразования.
25. Аналогоцифровой преобразователь последовательных приближений.
26. Последовательные интерфейсы микроконтроллеров.
27. Последовательный интерфейс UART.

Процедура проведения и оценивания:

На экзамене студент получает билет, содержащий 3 вопроса, относящихся к разным разделам курса. На подготовку отводится 40 минут. После этого студент отвечает устно.



Оценка «Отлично» ставится, если студент показал глубокие знания по всем вопросам билета, ответ на вопросы излагался последовательно и логично. Дополнительные вопросы не вызвали затруднений.

Оценка «Хорошо» ставится, если студент показал достаточные знания по всем вопросам билета, без особых затруднений ответил на дополнительные вопросы.

Оценка «Удовлетворительно» ставится, если студент показал поверхностные знания по одному или более вопросам, или дополнительные вопросы вызвали затруднения.

Оценка «Неудовлетворительно» ставится, если студент не ответил на два или более вопросов билета, или в ответах допущены грубые ошибки, свидетельствующие о незнании материала.

## **Учебно-методическая документация по дисциплине**

### **Печатная учебно-методическая документация**

#### *а) основная литература:*

1. Чернецкий, В. О. Применение ПС-контроллеров в системах управления Учеб. пособие Юж.-Урал. гос. ун-т, Каф. Системы упр.; ЮУрГУ. - Челябинск: Издательство ЮУрГУ, 2000. - 126,[1] с. ил.
2. Новиков, Ю. В. Основы микропроцессорной техники Текст учеб. пособие Ю. В. Новиков, П. К. Скоробогатов. - 4-е изд., испр. - М.: Интернет-Университет Информационных Технологий: БИНО, 2009

#### *б) дополнительная литература:*

1. Бродин, В. Б. Микроконтроллеры: Архитектура, программирование, интерфейс. - М.: ЭКОМ, 1999. - 398 с. ил.
2. Гук, М. Интерфейсы ПК Справ. - СПб. и др.: Питер, 1999. - 403 с. ил.

#### *в) отечественные и зарубежные журналы по дисциплине, имеющиеся в библиотеке:*

1. Chip news. Инженерная микроэлектроника : Науч.-техн. журн. / НПК "ТИМ". - М. , 1996-
2. Вестник Южно-Уральского государственного университета. Серия: Компьютерные технологии, управление, радиоэлектроника / Юж.-Урал. гос. ун-т; ЮУрГУ. - Челябинск : Издательство ЮУрГУ , 2001-
3. МР. Mikroprozessortechnik [Текст] : техн. журн. - Berlin : Technik , 1989-

4. Microprocessors and microsystems: науч.-техн. журн. - Amsterdam : Elsevier , 1993-

## **Электронная учебно-методическая документация**

### *а) основная литература:*

1. Русанов, В.В. Микропроцессорные устройства и системы. [Электронный ресурс] / В.В. Русанов, М.Ю. Шевелев. — Электрон. дан. — М. : ТУСУР, 2012. — 184 с. — Режим доступа: <http://e.lanbook.com/book/10931> — Загл. с экрана.
2. Садов, В.Б. Микропроцессорные системы управления [Электронный ресурс] : учеб. пособие / В.Б. Садов, В.О. Чернецкий. - Электрон. дан. - Челябинск : Издательский центр ЮУрГУ, 2013. - 57 с. - Режим доступа: [http://www.lib.susu.ac.ru/ftd?base=SUSU\\_METHOD&key=000529324](http://www.lib.susu.ac.ru/ftd?base=SUSU_METHOD&key=000529324) - Электрон. текст. дан.

### *б) дополнительная литература:*

3. Тавернье, К. PIC-микроконтроллеры. Практика применения. [Электронный ресурс] — Электрон. дан. — М. : ДМК Пресс, 2010. — 272 с. — Режим доступа: <http://e.lanbook.com/book/862> — Загл. с экрана.
4. Предко, М. PIC-микроконтроллеры: архитектура и программирование. [Электронный ресурс] — Электрон. дан. — М. : ДМК Пресс, 2010. — 512 с. — Режим доступа: <http://e.lanbook.com/book/895> — Загл. с экрана.